**Proyecto Final de INEL 4218 (enero 2017)**

Diseña un AD Current Converter de 6 bits. Presenta un reporte escrito y un reporte oral.

1. Especifica tu meta.
   1. Menor área
   2. Menor consumo de potencia
   3. Mas rápido en termino de frecuencia de operación
   4. Primero que lo entregue completado
2. Define y explica la función
3. Presenta tu diseño como un cúmulo de módulos unidos en una función
4. Debes presentar el esquemático, las simulaciones y caracterización de todos tus circuitos usando Cadence Tools ® y módulos y la del sistema en general.
5. Deberás presentar las máscaras o layout, procura no dejar áreas en blanco o módulos difíciles de conectar con otros.
6. El LVS de decir netlist match comparando todos los módulos en conjunto.
7. Muestra y justifica el diseño en términos de
   1. decisiones de tamaño
   2. valor del power supply
   3. Tiempo de propagación,
   4. margen de ruido,
   5. frecuencia máxima de operación,
   6. consumo de potencia,
   7. voltaje mínimo posible en VDD,
   8. area que ocupa el AD Converter.
8. Caracteriza
   1. su propagación,
   2. su margen de ruido,
   3. frecuencia máxima de operación,
   4. consumo de potencia,
   5. voltaje mínimo posible en VDD,
   6. Area que ocupa el multiplicador.
9. Presenta tus referencias