Curso: INEL3105 *Análisis Sist. Eléctricos I*
Salón / Horario:
Sec. 087: S-229 / *MJ 2:00pm-3:15pm*
Sec. 096: S-229 / *MJ 3:30pm-4:45pm*
Prerrequisitos: MATE 3032, INGE 3016

Profesor: Guillermo J. Serrano
E-mail: gserrano@ece.uprm.edu
Oficina: S-509
Horas Oficina: LW 1:15pm – 2:45pm

Texto: J. David Irwin & R. Mark Nelms; *Basic Engineering Circuit Analysis*; 11th Edition (2015); John Wiley & Sons, Inc.

Documentos Electrónicos: El estudiante tendrá acceso al material del curso y a las asignaciones en la siguiente página de internet: http://ece.uprm.edu/~gserrano/INEL3105.

Objetivos: Desarrollar el conocimiento, las destrezas y las técnicas fundamentales para el análisis DC y AC de circuitos eléctricos sencillos. Estudiar y analizar circuitos con elementos básicos, tales como transformadores, amplificadores operacionales, resistores, inductores y capacitores, utilizando las leyes de Kirchhoff y los teoremas de simplificación eléctrica de Thevenin y Norton. Analizar circuitos de potencia de una sola fase y circuitos lineares de primer orden entre otros.

Exámenes: Tres exámenes parciales y un examen final serán administrados durante el semestre a la hora de la clase. Las fechas tentativas para los exámenes son

1. Primer Examen – martes 10 de septiembre (7:00pm– 9:00pm)
2. Segundo Examen – jueves 17 de octubre (7:00pm– 9:00pm)
3. Tercer Examen – jueves 21 de noviembre (7:00pm– 9:00pm)
4. Examen Final – según registrador (7:00pm– 9:00pm)

El profesor se reserva el derecho de cambiar la fecha de los exámenes con al menos una semana de anticipación.

**** La ausencia a un examen sin excusa justificada* resultará en una calificación de 0% en dicho examen. De presentarse una excusa justificada se le ofrecerá un examen de reposición según acordado con el profesor. Ausencias a exámenes adicionales resultaran en una calificación de 0% en los respectivos exámenes.*

Asignaciones: NA

Nota del Curso: La nota del estudiante será determinada utilizando el siguiente esquema basado en la curva clásica:

Exámenes Parciales (3) -	75% (25% c/u)
Examen Final-	25%

Nota Final- 100≥A≥90 90>B≥80 80>C≥70 70>D≥64 64>F

Asistencia: Asistencia y puntualidad a clases es obligatoria. En caso de ausentarse, el estudiante será responsable del material cubierto, pruebas cortas, exámenes y/o anuncios hechos en clase.

Libros de Referencia:

1. James W. Nillsson and Susan Riedel, Electric Circuits, 9th Edition, Prentice Hall (2010)
2. Alexander and M. Sadiku, Fundamentals of Electric Circuits, 5th Edition, MacGraw Hill (2012)
3. R.C. Dorf and J.A. Svoboda, Engineering Circuit Anlysis, 8th Edition, Wiley (2010)

*Nota Aclaratoria: Se considera una excusa justificada aquella excusa que este certificada por un facultativo médico o una situación familiar apremiante.