

Curso: INEL 4201

Electrónica I Sec 041, 050

Salón / Horario:

Sec. 041: S-206 / LWV 10:30am-11:20am

Sec. 050: S-206 / LWV 11:30am-12:20pm

Prerrequisitos: INEL 3105, FISI 3172

Profesor: Guillermo J. Serrano

E-mail: gserrano@ece.uprm.edu

Oficina: S-509

Horas Oficina: LW 2:45pm – 4:15pm

Texto: Sedra, Adel S.; Smith, Kenneth C.; *Microelectronic Circuits, 6th Edition*, Oxford University Press, New York, 2010.

Documentos Electrónicos: El estudiante tendrá acceso al material del curso y a las asignaciones en la herramienta ecourses (<https://ecourses.uprm.edu/>).

Objetivos: Desarrollar el conocimiento y las destrezas fundamentales para el análisis de circuitos electrónicos. Se discutirán las características y el funcionamiento de dispositivos semiconductores, diodos, transistores FET y BJT, y amplificadores. Se aprenderá a analizar circuitos digitales y análogos básicos que utilicen dichos componentes.

Exámenes: Tres exámenes parciales y un examen final (todos departamentales) serán administrados durante el semestre. El lugar y las fechas tentativas para los exámenes son

1. Primer Examen – miércoles 11 de septiembre (7:00pm– 9:00pm)
2. Segundo Examen – miércoles 16 de octubre (7:00pm– 9:00pm)
3. Tercer Examen – lunes 18 de noviembre (7:00pm– 9:00pm)
4. Examen Final – según registrador

El profesor se reserva el derecho de cambiar la fecha de los exámenes con al menos una semana de anticipación.

*** La ausencia a un examen sin excusa justificada* resultará en una calificación de 0% en dicho examen. De presentarse una excusa justificada se le ofrecerá un examen de reposición según acordado con el profesor. Ausencias a exámenes adicionales resultaran en una calificación de 0% en los respectivos exámenes.

Asignaciones: NA

Nota del Curso: La nota del estudiante será determinada utilizando el siguiente esquema basado en la curva clásica:

| | |
|--------------------------|---------------|
| Exámenes Parciales (3) - | 69% (23% c/u) |
| Examen Final- | 31% |

Nota Final- 100≥A≥90 90>B≥80 80>C≥70 70>D≥64 64>F

Asistencia: Asistencia y puntualidad a clases es obligatoria. En caso de ausentarse, el estudiante será responsable del material cubierto, pruebas cortas, exámenes y/o anuncios hechos en clase.

Libros de Referencia:

1. Microelectronic Circuit Design, Richard C. Jaeger and Travis Blalock, 2nd Ed. McGraw Hill, 2004.
2. CMOS Analog Circuit Design, Allen and Holberg, 2nd Ed. Oxford Univ. Press, 2006.
3. Microelectronics Circuit Analysis and Design, 3rd Edition, Neamen, McGraw Hill, 2007

*Nota Aclaratoria: Se considera una excusa justificada aquella excusa que este certificada por un facultativo medico o una situación familiar apremiante.