

TERCER EXAMEN PARCIAL

INEL 4076 - Mayo 2013

TEMAS

- Sistemas numéricos
 - Binario a decimal, decimal a binario
 - Octal, hexa-decimal, BCD
 - Suma en binario
- Circuitos Lógicos combinacionales
- Circuitos Lógicos secuenciales

TEMAS

- Sistemas numéricos
- Circuitos Lógicos combinacionales
 - compuertas AND, OR, NOT
 - dado el diagrama, escribir expresión booleana y viceversa
 - tablas de verdad
 - minimización usando mapas-k
- Circuitos Lógicos secuenciales

TEMAS

- Sistemas numéricos
- Circuitos Lógicos combinacionales
- Circuitos Lógicos secuenciales
 - flip flops tipo D y tipo T
 - diagramas y tablas de estado a partir del diagrama
 - diseño a partir de la descripción del problema