

## **INEL 4205 Circuitos Lógicos**

Prueba II - Segundo Semestre 2011-2012

### **Reglas y Datos**

1. Fecha de la prueba: Lunes 13 de febrero
2. Hora y lugar: hora de la clase en el salón asignado
3. Se incluirá la tabla de teoremas
4. No se permitirá el uso de calculadoras
5. No habrá reposición – si se ausenta con excusa oficial, la nota del examen final repondrá la de la prueba.

### **Temas incluidos en la prueba**

1. Teoremas y postulados de álgebra booleana
2. Dualidad
3. Simplificación de expresiones, demostraciones
4. Simplificación para obtener un número específico de literales
5. Formas canónicas y estándares
  - a. Formas canónicas a partir de la tabla de verdad
  - b. Expresar como suma de *minterms* usando álgebra
  - c. Ejemplo: Expresar producto de *maxterms*
6. Escribir la tabla de verdad de una expresión booleana
7. Dibujar el esquemático del circuito correspondiente a una expresión booleana